

系別	晶片設計學士學位學程
名額	2
指定繳交資料	審查資料： 1.高中(職)在校歷年成績證明。(實驗教育學生不需檢附) 2.自傳(學生自述)與讀書計畫(須含簡述對晶片設計學程有興趣的就學動機與理由)。 3.有利之資料(如：具基本電學、邏輯設計、嵌入式系統、硬體描述語言、IC 設計簡介、IC 設計實作、數位電子學、數位系統與設計、機器學習、深度學習、VLSI 設計自動化、GPU 原理與 CUDA 程式設計、超大型積體電路設計工具應用實務等相關技術領域有潛力的學生，同時附上作品集或獲獎記錄。)
甄試項目及成績比例	書面審查：佔總成績 40% 1. 高中(職)在校歷年成績證明 (佔 10%)。 2. 讀書計畫(含自傳、申請動機與讀書計畫) (佔 10%)。 3. 相關基本電學、邏輯設計、嵌入式系統、硬體描述語言、IC 設計簡介、IC 設計實作、數位電子學、數位系統與設計、機器學習、深度學習、VLSI 設計自動化、GPU 原理與 CUDA 程式設計、超大型積體電路設計工具應用實務等 IC 設計相關技術作品之特殊表現(同時附上作品集或獲獎紀錄) (佔 20%)。 4. 實驗教育學生：不需檢附高中在校成績。 - a.讀書計畫(含自傳、申請動機與讀書計畫) (佔 10%)。 - b.其他有利之資料(如：相關基本電學、邏輯設計、嵌入式系統、硬體描述語言、IC 設計簡介、IC 設計實作、數位電子學、數位系統與設計、機器學習、深度學習、VLSI 設計自動化、GPU 原理與 CUDA 程式設計、超大型積體電路設計工具應用實務等 IC 設計相關技術作品之特殊表現，同時附上作品籍或獲獎紀錄) (佔 30%)。 面試：佔總成績 60% 1.興趣及性向，佔 10%； 2.表達能力、面試態度及禮貌，佔 10%； 3.相關基本常識(含特殊才華)，佔40%。
同分參酌順序	1. 面試。 2. 其他有利之資料。 3. 讀書計畫(含自傳、申請動機與讀書計畫)。
【學系特色】 本學程核心課程以電機與電腦軟硬體為特色，課程內容涵蓋從基礎知識到先進技術的深入研究與實務操作，並積極結合 AI、半導體、晶片設計與人工智慧等前沿領域。 本學程旨在培養學生具備完整的系統晶片理論、設計與實作能力，以及跨領域整合與系統應用的專業素養，為科學園區及相關產業培育優秀的 IC 設計與半導體專業人才。 一、培養具備 IC 設計知識和半導體產業技能的專業人才。 二、奠定學生硬體規格描述與 EDA 系統操作設計能力。 三、掌握 AI 人機協作的實務能力來提升程式設計與晶片設計生產力。	
洽詢電話：(04)2632-8001 轉分機 18024，網址 https://icd.pu.edu.tw/	